

**INFORMAȚII PERSONALE**
**Chiranu (Ilie) Giorgiana-Cătălina**


Sexul Feminin Data nașterii Naționalitatea Română

**EXPERIENȚA PROFESIONALĂ**

Iulie 2014 până în prezent

**Design Engineer**

ON Semiconductor Romania

- Proiectare circuite integrate de semnal mixt

**EDUCAȚIE ȘI FORMARE**

2017 - prezent

**Studii de doctorat**

Universitatea Politehnica Bucuresti, Facultatea de Electronică, Telecomunicații și Tehnologia Informației

- Potențiometre digitale cu performanțe îmbunătățite cu aplicații în sistemele audio-video

2014 - 2016

**Diplomă de Master - Microsisteme**

Universitatea Politehnica București, Facultatea de Electronică, Telecomunicații și Tehnologia Informației

- Microelectronică

2010 - 2014

**Diplomă de Licență**

Universitatea Politehnica București, Facultatea de Electronică, Telecomunicații și Tehnologia Informației

- Electronică
- Telecomunicații

2006 - 2010

**Diplomă de Bacalaureat**
**Atestat de competențe profesionale în informatică**

Colegiul Național „Ion Luca Caragiale” Ploiești, profil real, specializarea matematică-informatică

- Matematică
- Fizică
- Informatică

Iunie 2009

**Cambridge ESOL Level 2 Certificate in ESOL International**

British Council Bucuresti

- Advanced English

**COMPETENTE PERSONALE**

Limba(i) maternă(e)

Română

Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
Limba engleză	C1	C1	C1	C1	C1
Cambridge ESOL Level 2 Certificate in ESOL International, Grade C.					
Limba franceză	A1	A1	A1	A1	A1

Niveluri: A1/A2: Utilizator elementar - B1/B2: Utilizator independent - C1/C2: Utilizator experimentat



Competențe de comunicare	<ul style="list-style-type: none"><li>▪ Ascultare</li><li>▪ Empatie</li></ul>
Competențe organizaționale/manageriale	<ul style="list-style-type: none"><li>▪ Responsabilitate</li><li>▪ Perseverență</li><li>▪ Organizare</li></ul>
Competențe dobândite la locul de muncă	<ul style="list-style-type: none"><li>▪ Spirit de echipă</li><li>▪ Motivație</li><li>▪ Adaptabilitate</li></ul>
Competențe informatice	<ul style="list-style-type: none"><li>▪ Lucrul cu programe EDA (Cadence, Mentor Graphics) specifice proiectării de circuite integrate</li><li>▪ Utilizarea pachetului Microsoft Office</li></ul>
Permis de conducere	B

#### INFORMATII SUPLIMENTARE

Articole publicate	<p>Chiranu, G.-C.; Barbarada, F., "LDD Structure Influence on n-MOSFET Parameters", International Semiconductor Conference (CAS), October 12-14, Romania, 2015.</p> <p>Ilie (Chiranu), G.-C.; Tudoran, C.; Neagoie, O.; Brezeanu, G., "Low Cost Approaches for High Resolution Digitally Programmable Potentiometers", Romanian Journal of Information Science and Technology (ROMJIST), Vol: 23, 2020.</p> <p>Ilie (Chiranu), G.-C.; Tudoran, C.; Neagoie, O.; Drăghici, F.; Brezeanu, G., "Nonvolatile Analog Switch for Low-Voltage Applications", Electronics Journal, Volume 10, no. 6: 736, March 20, 2021.</p> <p>Ilie (Chiranu), G.-C.; Tudoran, C.; Neagoie, O.; Brezeanu, G., "Improved CMOS Analog Switch", International Symposium on Signals, Circuits and Systems (ISSCS), June 11-12, Romania, Iasi, 2019.</p> <p>Ilie (Chiranu), G.-C.; Tudoran, C.; Neagoie, O.; Brezeanu, G., "Performance Analysis for High Resolution Digitally Programmable Potentiometers", International Semiconductor Conference (CAS), October 9-11, Romania, Sinaia, 2019.</p> <p>Ilie (Chiranu), G.-C.; Tudoran, C.; Neagoie, O.; Brezeanu, G., "Nonvolatile Analog Switch", International Conference on Electronics, Computers and Artificial Intelligence (ECAI), June 25-27, Romania, 2020.</p> <p>Ilie (Chiranu), G.-C.; Tudoran, C.; Neagoie, O.; Brezeanu, G., "Parasitic Resistance Influence on High Resolution Digitally Programmable Potentiometers Linearity", International Semiconductor Conference (CAS), October 7-9, Romania, 2020.</p>
--------------------	--

*Ilie*